



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ,
ПАТЕНТАМ И ТОВАРНЫМ ЗНАКАМ

(12) ОПИСАНИЕ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ(титульный лист)

(21), (22) Заявка: 2007109324/22, 14.03.2007

(24) Дата начала отсчета срока действия патента:
14.03.2007

(45) Опубликовано: 27.07.2007 Бюл. № 21

Адрес для переписки:

111250, Москва, ул. Авиамоторная, 53, ФГУП
"Российский научно-исследовательский институт
космического приборостроения" (ФГУП "РНИИ
КП"), патентно-лицензионный отдел

(72) Автор(ы):

Брылев Леонид Васильевич (RU),
Дедов Николай Вадимович (RU),
Колобаев Алексей Сергеевич (RU)

(73) Патентообладатель(и):

Федеральное государственное унитарное
предприятие "Российский научно-
исследовательский институт космического
приборостроения" (RU)

(54) ИМИТАТОР СИГНАЛА ИСКУССТВЕННОГО СПУТНИКА ЗЕМЛИ

(57) Формула полезной модели

Имитатор сигнала искусственного спутника Земли, содержащий последовательно соединенные опорный генератор, синтезатор прямого синтеза частоты и умножитель на основе генератора, управляемого напряжением в кольце фазовой автоподстройки частоты, отличающийся тем, что синтезатор прямого синтеза частоты включает компаратор и генератор сигнала на основе прямого синтеза частоты, входы которых подключены к выходу опорного генератора, и первичный микропроцессор, выход которого соединен с генератором сигнала на основе прямого синтеза частоты, при этом умножитель на основе генератора, управляемого напряжением в кольце фазовой автоподстройки частоты, включает последовательно соединенные полосовой фильтр, компаратор, генератор, управляемый напряжением в кольце фазовой автоподстройки частоты, диапазонный аттенюатор с подключенными к нему переключателями, аттенюатор, а также вторичный микропроцессор, входы которого подключены к ПЭВМ и органу внешнего управления, а выходы соединены с первичным микропроцессором, генератором, управляемым напряжением в кольце фазовой автоподстройки частоты, и аттенюатором, причем опорный генератор, генератор сигнала на основе прямого синтеза частоты, первичный микропроцессор, генератор, управляемый напряжением в кольце фазовой автоподстройки частоты, вторичный микропроцессор и аттенюатор подключены к внутреннему источнику электропитания.

